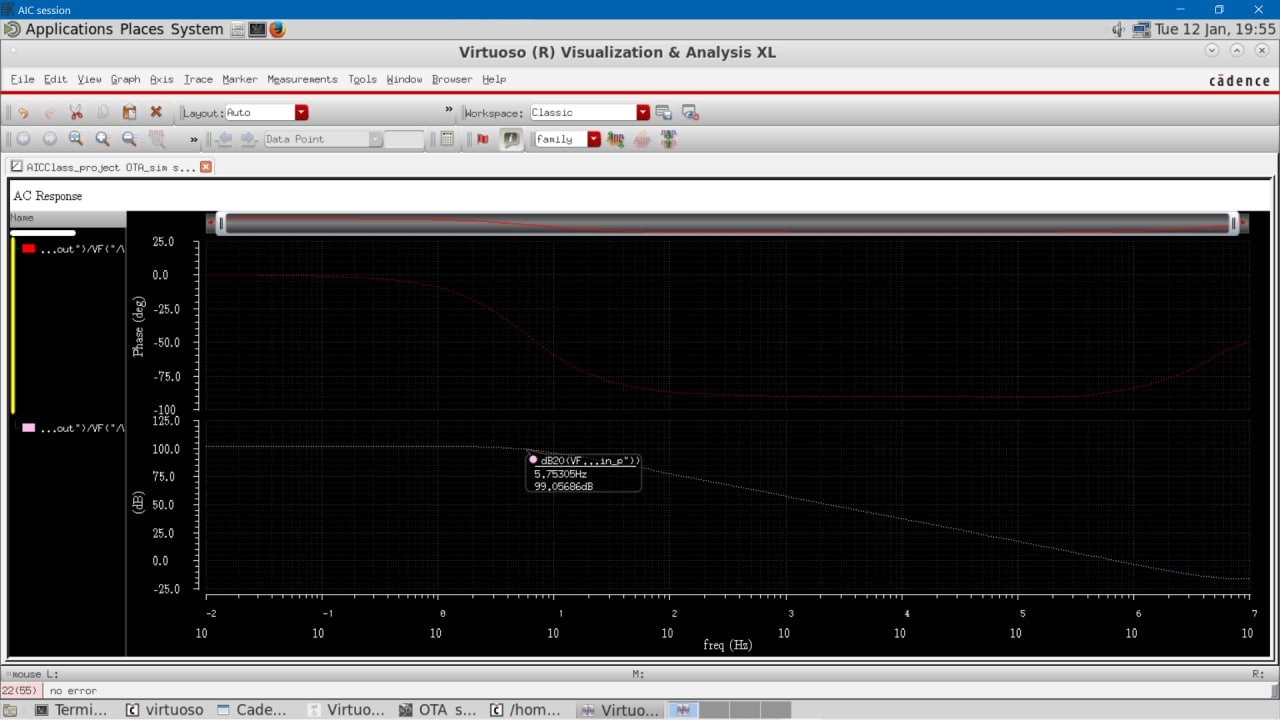
1. Nel paper viene usata L=2Lmin=0.7u per alcuni mos, per altri viene usata L=1. Noi abbiamo opportunamente scalato le nostre lunghezze, ma ci chiedevamo se fosse una scelta progettuale (aumentare gm e quindi il guadagno, ridurre i parassiti, ecc…) oppure di comodità per il layout o cos’altro.
2. Avendo una tecnologia diversa rispetto al paper (oltre al fatto che noi usiamo 0.5u piuttosto che 0.35u) abbiamo delle difficoltà a lavorare con alimentazione a 1.5V. Infatti, nei nostri modelli, Vthn=0.7V e Vthp=0.9V (loro usavano un doping profile minore??). Per esempio, il CMIR con queste soglie risulta che deve essere compreso tra 1.5V e 2.1V, è impossibile. Stiamo lavorando con Vdd=5V, è ok? Questo pensiamo modificherà abbastanza i risultati rispetto a quelli del paper…
3. Abbiamo fatto delle simulazioni preliminari e abbiamo ottenuto dei risultati peggiori rispetto a quelli del paper. È dovuto alla tecnologia diversa e le motivazioni sopra riportate? Per esempio, siamo riusciti ad ottenere un guadagno di 102dB in DC (113dB nel paper), con un polo a circa 6Hz (circa 3Hz nel paper) e dunque GBW di circa 750KHz (1.4MHz nel paper). Di conseguenza poi tutti gli altri risultati da noi sono leggermente peggiori. Va comunque bene? È un problema nostro o è normale?



1. Per ottenere un guadagno alto e delle performance adeguate, abbiamo bisogno di bias abbastanza precisi (sia per la coppia differenziale che per il CS nel secondo stadio), dell’ordine della terza cifra decimale. Tenendo conto di questo, le reti di polarizzazione vanno progettate o si possono lasciare ideali?